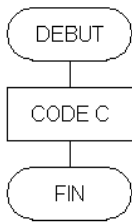


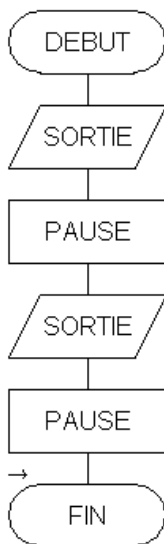
### MACRO GENE 36Khz



36Khz durant 600 uS IR char i;

Code C et ASM à droite :

### Macro 1Bip :



Sortie 1 -> B6

Pause 300 ms

Sortie 0 -> B6

Pause 200 ms

```

char i;
i=0;
while(i<25)
{
    set_bit(STATUS, RP0);
    TRISB = TRISB & 0xdf;
    clear_bit(STATUS, RP0);
    if (32)
    PORTB = PORTB & FCV_A | FCV_B;
    else
    PORTB = PORTB & FCV_A;
  
```

asm

{

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

```

set_bit(STATUS, RP0);
TRISB = TRISB & 0xdf;
clear_bit(STATUS, RP0);
if(0)
PORTB = PORTB & FCV_A | FCV_B;
else
PORTB = PORTB & FCV_A;
  
```

asm

{

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

nop

i++;

}